

箱庭時間管理手法に関する先行研究調査と改良

北九州市立大学 山崎 進

背景：箱庭アーキテクチャの現状

箱庭アーキテクチャは次の 4 系統の機能を有する。

- アセット管理
- 同期・通信
- スケジューリング
- 時間管理

アーキテクチャとしては次のような構成をしている。

- サーバーサイド
 - 機能
 - ◇ 箱庭アセットの登録
 - ◇ 各シミュレーションの開始・停止・初期化
 - 構成
 - ◇ 箱庭コンダクタサーバー
 - ◇ 箱庭アセット
 - ◇ 箱庭 API

◇ PDU

◇ 箱庭コア機能

● クライアントサイド

➤ 機能

◇ 箱庭アセットとしてサーバーに接続

➤ 構成

◇ 箱庭コンダクタクライアント

◇ 箱庭アセット

ネットワークの構成として次の4 類型ある

1. サーバーサイドの箱庭コンダクタを中心としてアセットと時間の管理を行い，他のタイプのコンピュータに時間を配分する役割を担う．時間周期の異なるコンピュータへはプロキシを介して時間を配信する
2. クライアントサイドの箱庭コンダクタを中心としてアセットの管理を行い，時間については，1 と同期する
3. 1 と異なる時間周期で動作するサーバーサイドの箱庭コンダクタによるアセットと時間の管理．1 に備わるプロキシを介して接続する
4. 箱庭アセットのみを備え，1 に管理を委ねる

箱庭では様々なシミュレータが混在しており、それぞれ固有のシミュレーション時間を持つので、シミュレーション時間の同期を取る必要がある。

箱庭が先行事例として踏まえているのは Functional Mock-up Interface (FMI) である。FMI では、中央制御方式によって、完全に時間同期が可能であり、かつシミュレータ間でユーザが設定する一定量の遅延時間を許容する。FMI では、中央制御方式なので、精度調整は容易であるが、システム構成要素が増えると処理オーバーヘッドが大きくなる問題点を有する。

そこで箱庭では、分散制御方式を取り入れ、各シミュレータは箱庭時間を見ながら、シミュレーション時間を調整し時間同期するという方式を取る。箱庭時間より早い場合は、シミュレーション時間を遅くし、箱庭時間より遅い場合は、シミュレーション時間を早くすることで調整する。各シミュレーション時間を可視化して、時間同期の程度を定量化し、環境スペックの妥当性を評価・調整する。

箱庭ラボの森氏によると、箱庭の現行方式について、理論的な背景があるわけではないので、経験的な範囲での妥当性確認に留まっているとのことである。また、時間同期が性能ボトルネックになる可能性が否めない。

そこで本提案では、体系的な先行研究調査を実施し、妥当性確認と、必要であれば改良を図ることを目的とする。

手がかりとなる既存体系

我々が現時点で先行研究調査の手がかりとして把握しているのは次の3つである。

1. 1980年代ごろに盛んに研究された、因果律を保持するような並行かつ論理的な時間管理手法
2. メモリー貫性モデル
3. 分散データベース

1については、提案者が大学院時代に並列プログラミングに関する授業で学んだ、

1980年代ごろの並行プログラミング言語で検討されていた時間管理方式である。提案

者の記憶では、本手法の考え方としては、次のとおりである。まず、あるプロセス A

の中で因果関係があるようなプログラムの断片があったとする。それぞれのプログラ

ムの断片で、別のプロセス B への通信が発生していたとしたときに、プロセス B から

は、プロセス A の中の因果関係の順番を保った状態で、メッセージを観測することにな

る。一方、あるプロセス A の中で因果関係のないようなプログラムの断片から、同

じようにプロセス B へそれぞれ通信が発生していた場合、プロセス B で観測される順

番は特に保証されない。本手法では、この考え方に沿って、束(ラティス)となるよう

な論理的な時間を定義する。

2については、プロセッサを並列化・分散化する過程で、メモリを読み書きするとき

にどこまでの順序関係の厳密さを求めるかというようなモデルであり、TOPPERS カ

ーネルをはじめとした RTOS ではお馴染みの考え方である。

3 については、データベースの基本的な考え方であるコミットとロールバックをいかなる順番で行ってもデータ一貫性を保つように、分散環境で保証するような研究がなされている。

本提案では、これらの手がかりを踏まえて、並行時間管理に関する先行研究での議論を徹底的に調査する。その先行研究調査の内容は箱庭 WG にレポートとして報告していき、ディスカッションを踏まえて、箱庭の現行時間管理方式の妥当性について検討し、潜在的な技術的課題を特定することで、箱庭のあるべき並行時間管理を模索する。